

(19) RÉPUBLIQUE FRANÇAISE  
INSTITUT NATIONAL  
DE LA PROPRIÉTÉ INDUSTRIELLE  
PARIS

(11) N° de publication :  
(à n'utiliser que pour les  
commandes de reproduction)

2 758 027

(21) N° d'enregistrement national :

96 16060

(51) Int Cl<sup>5</sup> : H 04 B 7/24. H 04 B 1/59

(12)

## DEMANDE DE BREVET D'INVENTION

A1

(22) Date de dépôt : 27.12.96.

(71) Demandeur(s) : GEMPLUS SOCIETE EN  
COMMANDITE PAR ACTIONS — FR.

(30) Priorité :

(43) Date de la mise à disposition du public de la  
demande : 03.07.98 Bulletin 98/27.

(72) Inventeur(s) : LEDUC MICHEL et KALINOWSKI  
RICHARD.

(56) Liste des documents cités dans le rapport de  
recherche préliminaire : *Se reporter à la fin du  
présent fascicule.*

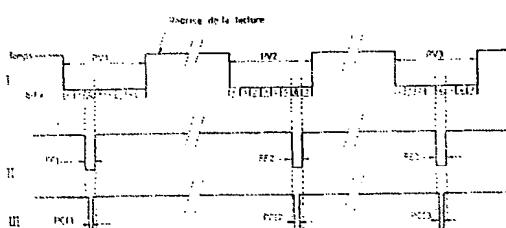
(73) Titulaire(s) :

(60) Références à d'autres documents nationaux  
apparentés :

(74) Mandataire : CABINET BALLOT SCHMIT.

(54) SYSTEME DE COMMUNICATION PAR INTERROGATION A DISTANCE PERMETTANT LA TRANSMISSION DE  
COMMANDES D'INHIBITION.

(57) L'invention se rapporte à un système de communication entre un organe émetteur/récepteur interrogateur et une pluralité de transpondeurs, ce système permet à l'organe interrogateur d'envoyer aux transpondeurs des commandes d'inhibition sans modifier les informations contenues dans leur mémoire. L'invention a plus particulièrement pour objet un système de communication entre un organe d'émission/réception interrogateur, apte à émettre un champ d'énergie, et au moins un transpondeur comprenant un circuit intégré comportant une mémoire, caractérisé en ce que, dans la réponse à l'initialisation, le transpondeur envoie un message (ATR) porteur notamment d'une information (MOD) caractéristique de son mode d'inhibition, et d'une information (RR) définissant la durée de périodes de veille (PV) entre deux messages durant lesquelles l'organe interrogateur est susceptible d'envoyer une ou plusieurs commande(s) d'inhibition selon le mode inscrit (MOD).



FR 2 758 027 - A1



# SYSTEME DE COMMUNICATION PAR INTERROGATION A DISTANCE PERMETTANT LA TRANSMISSION DE COMMANDES D'INHIBITION

La présente invention se rapporte à un système de communication entre un organe d'émission/réception interrogateur et une pluralité d'étiquettes électroniques répondeur contenant des informations. L'invention s'applique à tout système de communication radiofréquence (RF) mais aussi à tout système de communication infra-rouge (IR). Dans de tels systèmes l'organe interrogateur émet des signaux selon un protocole établi vers l'(les) étiquette(s) afin de l'(les) interroger.

15 De tels systèmes peuvent notamment être utilisés pour la reconnaissance d'individus porteurs de badges, de véhicules porteurs de badges au péage d'une autoroute ou encore de marchandises entreposées ou mises en vente dans des magasins.

Les étiquettes électroniques, dénommées badges pour certaines applications, sont plus généralement dénommées "transpondeurs" (transmetteur-répondeur) car leur rôle principal est de transmettre des informations surtout en réponse aux ordres de l'organe interrogateur. Par conséquent, dans la suite de la description on parlera toujours de transpondeurs pour désigner ces étiquettes ou badges électroniques.

Les paramètres de communication d'un transpondeur sont en général fixés et le comportement du circuit intégré qu'il renferme est par conséquent figé pour le reste de son cycle de vie.

30 Cependant, ce comportement figé constitue un inconvénient puisqu'aucune adaptation aux conditions d'environnement du transpondeur n'est possible. Il est

5 pourtant souvent avantageux de pouvoir faire évoluer certains paramètres, tels que la vitesse de transmission ou la durée de la séquence d'émission du circuit intégré par exemple, en fonction du niveau de perturbation du champ électromagnétique dans lequel se trouve le transpondeur ou en fonction de bruits parasites susceptibles d'apparaître cycliquement.

10 De plus, dans de nombreuses applications, telles que le stockage ou la vente de marchandises ou encore l'envoi de colis postaux par exemple, il est nécessaire de suivre l'évolution du produit étiqueté. L'évolution d'un produit peut notamment être suivie régulièrement lors de contrats de maintenance par exemple.

15 Toutefois, dans certains cas il peut s'avérer nécessaire de provoquer une inhibition temporaire ou définitive du circuit intégré d'un transpondeur afin d'interdire une utilisation ou une réutilisation d'un produit étiqueté lorsqu'elle n'est pas autorisée par le fournisseur.

20 De même, lorsque l'on achète un produit étiqueté par exemple, il peut être avantageux de provoquer une inhibition temporaire du circuit intégré d'un transpondeur afin de ne pas déclencher l'alarme d'un détecteur placé à la sortie d'un magasin.

25 Une telle inhibition temporaire permet une réactivation ultérieure du circuit intégré de manière à pouvoir effectuer des opérations telles que la maintenance du produit par exemple.

30 Dans ce cas l'organe interrogateur peut lire dans la mémoire du circuit intégré pour savoir quelle est la date d'achat ou la date de fin de garantie du produit par exemple. Eventuellement, il sera également possible d'écrire des informations dans la mémoire du circuit

intégré, si celui-ci le permet, concernant les différentes interventions réalisées sur le produit.

De plus, dans le cadre d'opérations anti-fraude, il sera préférable de provoquer une inhibition définitive du circuit intégré du transpondeur de manière à éviter toute réutilisation intempestive du produit étiqueté.

Il existe déjà, actuellement, des systèmes de communication permettant des inhibitions. Ainsi la demande de brevet PCT WO 92/22040 décrit un système d'identification de transpondeurs pour lequel, lors de l'interrogation d'un transpondeur, les autres transpondeurs s'inhibent momentanément.

Pour cela, les transpondeurs comportent chacun un circuit de contrôle et de séquencement et des moyens d'inhibition. Les informations reçues par chaque transpondeur sont décodées et envoyées vers le circuit de contrôle et de séquencement qui les gère et les contrôle; il décide notamment de la réponse à envoyer, et du passage en mode inhibé du transpondeur. Lorsqu'il décide le passage en mode inhibé du transpondeur, il envoie un signal de commande aux moyens d'inhibition.

De tels circuits de contrôle destinés à provoquer l'inhibition des circuits intégrés sont cependant coûteux et ne peuvent pas, par conséquent, être intégrés dans des transpondeurs dits économiques c'est-à-dire à faible coût de revient.

Il a donc fallu trouver un moyen permettant de commander l'inhibition des circuits intégrés de transpondeurs économiques à partir de l'organe interrogateur, tout en évitant les coûts et les difficultés de fabrication. De plus, un autre problème qui s'est posé réside dans le fait que, bien souvent, les transpondeurs économiques sont réalisés par des dispositifs électroniques passifs dérivant l'énergie d'alimentation

du signal radiofréquence, ou infra-rouge, généré par l'organe interrogateur. De tels dispositifs sont réalisés par un circuit intégré à lecture seule, relié par deux contacts à une antenne.

5 Par conséquent, il a fallu trouver un moyen pour commander l'inhibition des circuits intégrés, à partir de l'organe interrogateur, sans possibilité dans ce cas d'écrire dans une zone mémoire de ces circuits intégrés.

10 La présente invention propose une solution consistant à mettre en place une technique simple et une technologie économique pour provoquer une inhibition contrôlée du circuit intégré d'un transpondeur à partir de l'organe interrogateur, le mode d'inhibition correspondant à une application étant 15 mémorisé dans le message que le transpondeur envoie à l'organe interrogateur lors de son initialisation.

La présente invention a plus particulièrement pour objet un système de communication entre un organe 20 d'émission/réception interrogateur, apte à émettre un champ d'énergie, et au moins un transpondeur comprenant un circuit intégré comportant une mémoire, principalement caractérisé en ce que, dans la réponse à 25 l'initialisation, le transpondeur envoie un message (ATR) porteur notamment d'une information (MOD) caractéristique de son mode d'inhibition, et d'une information (RR) définissant la durée de périodes de veille (PV) entre deux messages, durant lesquelles 30 l'organe interrogateur est susceptible d'envoyer une ou plusieurs commande(s) d'inhibition selon le mode inscrit (MOD).

Selon une autre caractéristique de l'invention, après l'envoi du message (ATR), le transpondeur envoie

des informations (CMID, TMID, APID, TID, CRC) permettant son identification.

10 Selon une autre caractéristique de l'invention, le circuit intégré ouvre au moins une fenêtre d'écoute FE, 5 placée à l'intérieur des périodes de veille PV, pendant laquelle il est susceptible de recevoir des signaux de commande (d'inhibition) envoyés par l'organe interrogateur.

15 Selon une autre caractéristique de l'invention, l'instant d'ouverture de la (des) fenêtre(s) d'écoute (FE) est enregistré dans une mémoire de l'organe interrogateur en fonction du type de transpondeur (TID) et de l'information (RR) définissant la durée des périodes de veille (PV).

20 Selon une autre caractéristique de l'invention, les fenêtres d'écoute FE sont déclenchées à l'intérieur d'une ou de plusieurs périodes de veille PV successives ou non.

25 Selon une autre caractéristique de l'invention, les périodes de veille PV du circuit intégré sont de durée fixe ou variable.

30 Lorsqu'en la durée de ces périodes de veille PV est fixe, celle-ci correspond de préférence à celle d'un octet, et l'instant d'ouverture de chaque fenêtre d'écoute FE est défini par la position d'un bit prédéterminé de l'octet définissant la période de veille PV correspondante.

35 En revanche, lorsque la durée de ces périodes de veille PV est variable, elle est comprise entre la durée d'un bit et celle de 16 bits et déterminée selon une séquence pseudo-aléatoire, et l'instant d'ouverture de chaque fenêtre d'écoute FE est défini par la position d'un bit prédéterminé de la période de veille PV correspondante, selon une séquence pseudo-aléatoire.

Selon une autre caractéristique de l'invention, une commande d'inhibition consiste à éteindre le champ d'énergie émis par l'organe interrogateur pendant une courte période.

5 De préférence l'organe interrogateur envoie un nombre prédéterminé de commandes d'inhibition, sous forme d'impulsions de coupure (PCI), à l'intérieur des fenêtres d'écoute FE.

10 Les différents modes d'inhibition du circuit intégré d'un transpondeur sont : l'inhibition définitive totale, l'inhibition définitive partielle, l'inhibition temporaire totale et l'inhibition temporaire partielle.

15 Grâce à ce système de communication, le circuit intégré du transpondeur, quel que soit son type (lecture/écriture ou lecture seule), peut détecter l'apparition ou la disparition du champ d'énergie, de type électromagnétique ou infra-rouge, émis par l'organe interrogateur. En effet, dans le cas d'un 20 circuit intégré de type actif, celui-ci est suffisamment intelligent pour détecter les modifications du champ, tandis que dans le cas d'un circuit intégré de type passif ce champ est une condition nécessaire pour son fonctionnement.

25 La commande d'inhibition est réalisée par une modification du champ électromagnétique, ou infra-rouge. Cette modification consiste de façon pratique à réaliser des coupures du champ. De préférence ces coupures seront appliquées suivant une séquence en fonction des fenêtres d'écoute du circuit intégré du transpondeur..

30 De cette manière, la commande d'inhibition est transmise à un circuit intégré particulier ou à une

10 familie de circuits intégrés au sein d'une application par exemple.

15 La commande d'inhibition ainsi transmise permet d'interdire toute modification des informations dans une mémoire du circuit intégré.

20 Le système selon l'invention permet d'utiliser des transpondeurs économiques à très bas coût puisqu'ils peuvent être fabriqués seulement à base de circuits intégrés de type passif, c'est à dire à lecture seule, 25 ne disposant d'aucun circuit de démodulation et décodage, qui équipent normalement un circuit intégré du type lecture-écriture, ni de circuit de contrôle et de moyens d'inhibition destinés à déclencher l'inhibition.

30 D'autres particularités et avantages de l'invention apparaîtront à la lecture de la description faite à titre d'exemple non limitatif en référence aux figures annexées qui représentent:

35 - la figure 1, une organisation de la mémoire du circuit intégré d'un transpondeur,

40 - la figure 2, un schéma de principe illustrant la transmission d'une commande d'inhibition entre l'organe interrogateur et un transpondeur économique.

45 Dans la suite de la description le système de communication décrit est un système de communication radiofréquence (RF). Cependant, l'invention ne se limite pas à ce genre de système et peut être appliquée de la même manière à un système de communication infrarouge.

50 Dans le cas d'un système de communication RF, un pont redresseur intégré dans le transpondeur permet d'extraire une énergie d'alimentation à partir des signaux radiofréquence générés par l'organe interrogateur. Lorsque le niveau de tension obtenue aux

5 bornes du transpondeur atteint une valeur prédéterminée qui correspond à la tension d'alimentation du transpondeur, ce dernier se réveille ou s'initialise et commence alors à envoyer ses données à l'organe interrogateur.

10 Les données destinées à être communiquées à l'organe interrogateur sont stockées dans au moins une mémoire non volatile MNV du circuit intégré d'un transpondeur. Cette mémoire non volatile est électriquement programmable de type EEPROM et/ou morte de type ROM ou PROM. L'organisation de cette mémoire MNV est représentée sur la figure 1.

15 La mémoire non volatile du circuit intégré est divisée en plusieurs zones dans lesquelles sont stockées des données. La première zone dénommée ATR (du terme anglo-saxon "Answer To Reset"), constituée de plusieurs octets, définit un message réunissant des informations caractéristiques du protocole d'échange et du circuit intégré. Ce message est destiné à être émis 20 vers l'organe interrogateur en réponse à l'initialisation du transpondeur.

25 D'autres zones CMDI, TMID, APID, TID, et CRC peuvent être prévues pour définir respectivement le fabricant du circuit intégré, le fabricant du transpondeur, l'application, le type de transpondeur, ou un circuit de contrôle d'erreur par exemple.

Le nom du fabricant du circuit intégré ou celui du transpondeur est utile pour lutter contre la réalisation de puces ou de transpondeurs similaires.

30 L'information TID est importante car certaines données sont enregistrées dans une mémoire de l'organe interrogateur en fonction notamment du type de transpondeur utilisé. D'autres zones peuvent en outre être prévues pour le stockage d'autres données.

Le message de la zone ATR comprend notamment une information MOD caractéristique du mode d'inhibition du circuit intégré. De préférence cette information est placée en tête de l'ATR afin d'accélérer le traitement de lecture du contenu de la mémoire du circuit intégré et afin de faciliter le décodage par l'organe interrogateur.

Quatre types d'inhibitions sont possibles : l'inhibition définitive totale, l'inhibition définitive partielle, l'inhibition temporaire totale, ou l'inhibition temporaire partielle. Pour définir si le circuit intégré est inhibé ou non et, si oui, pour déterminer son mode d'inhibition, l'information MOD est de préférence codée sur 3 bits. Les applications des différents modes d'inhibition et leurs commandes sont expliquées plus en détails dans ce qui suit.

Une autre information MS du message ATR, quant à elle, permet de définir la taille mémoire du circuit intégré. Dans un exemple de réalisation de l'invention, cette information peut par exemple être codée sur 3 bits. Ainsi, grâce à cette information, l'organe interrogateur peut améliorer son dialogue avec le circuit intégré du transpondeur. On pourra ainsi coder des valeurs de taille mémoire comprise par exemple entre 80 bits et 16 Kbits. De manière avantageuse ces valeurs, correspondant à l'information MS codée sont stockées dans une mémoire de l'organe interrogateur.

D'autre part, l'information RR permet de déterminer la manière dont la transmission de données est effectuée entre le circuit intégré et l'organe interrogateur. En effet, pour éviter certains types de parasites radioélectriques, d'origine industrielle, survenant cycliquement, il est avantageux de faire en sorte que la transmission du contenu de la mémoire du

circuit intégré soit réalisée de manière répétitive, séparée par des intervalles de pause, encore dénommés périodes de veille PV.

5 Durant ces périodes de veilles PV, le contenu de la mémoire du circuit intégré ne peut être lu. La durée de ces périodes est définie de manière fixe ou variable. Par conséquent, un bit de l'ATR permet d'informer l'organe interrogateur sur le type de répétition programmé pour la transmission de données.

10 Ainsi, lorsque le bit codant l'information RR est à 0, par exemple, la durée des périodes de veilles PV est fixe et correspond par exemple à celle d'un octet. Des 15 fenêtres d'écoute FE du circuit intégré, durant lesquelles le circuit intégré est attentif, c'est à dire susceptible de détecter une commande d'inhibition en provenance de l'organe interrogateur, sont définies à l'intérieur de ces périodes de veille PV. L'instant d'ouverture de chaque fenêtre d'écoute FE est définit par la position d'un bit de l'octet de la période de 20 veille PV correspondante.

Dans le cas contraire où le bit codant l'information RR est à 1, la durée des périodes de veille PV est variable et comprise entre la durée d'un bit et celle de 16 bits. Des fenêtres d'écoute FE du 25 circuit intégré sont en outre définies de manière pseudo-aléatoire à l'intérieur de ces temps de veille.

Le rôle de l'information RR est expliqué de manière plus approfondie dans ce qui suit.

30 Enfin, l'information DR détermine la capacité de transmission, c'est-à-dire la vitesse des échanges entre le transpondeur et l'organe interrogateur. Elle peut être codée sur 2 bits par exemple, de manière à pouvoir définir quatre valeurs différentes de la vitesse de transmission maximale tolérée par le circuit

intégré selon l'application à exécuter. Les valeurs de vitesse maximale tolérée correspondant à chaque code sont avantageusement enregistrées dans une mémoire de l'organe interrogateur.

5. Grâce à la connaissance de la valeur de la vitesse maximale de transmission du transpondeur, l'organe interrogateur peut ajuster sa vitesse de transmission par rapport à cette vitesse maximale selon les conditions d'environnement radioélectrique. Ceci permet 10 par exemple d'éviter les problèmes de collision entre les réponses de plusieurs transpondeurs et de s'affranchir des parasites cycliques.

15 Ainsi, dans le cas où le champ électromagnétique est perturbé, l'organe peut abaisser la vitesse de transmission pour réduire les erreurs possibles d'interprétation des messages.

20 Au contraire, la vitesse peut être augmentée jusqu'à la vitesse maximale tolérée afin de réduire au minimum le temps de transmission lorsque l'environnement y est favorable, c'est-à-dire lorsqu'il ne subit pas beaucoup de perturbations. Dans un exemple de réalisation, la vitesse maximale de transmission pourra être égale à 1655 bits, ou 3310 bits, 13242 bits ou 26484 bits par seconde.

25 Ainsi, dans les applications de transports, c'est-à-dire lors d'un péage, autoroutier par exemple, le circuit intégré devra nécessairement communiquer ses données avec une vitesse maximale élevée, par exemple une vitesse maximale de 26484 bits par seconde. En 30 revanche, lors d'un contrat de maintenance, cette vitesse maximale n'a pas besoin d'être aussi élevée puisque le produit étiqueté est immobile, celle peut donc dans ce cas être fixée à 1655 bits ou 3310 bits par seconde par exemple.

Les informations caractéristiques définies dans le message ATR, sont de préférence transmises à l'organe d'émission/réception interrogateur en réponse à l'initialisation du transpondeur. Le dialogue entre l'organe interrogateur et le transpondeur se fait ensuite de manière classique, sous forme de questions-réponses.

Le schéma de la figure 2 illustre un principe de transmission d'une commande d'inhibition du circuit intégré d'un transpondeur à partir de l'organe interrogateur.

La commande d'inhibition revient à éteindre au moins une fois le champ électromagnétique émis par l'organe interrogateur pendant une courte période. L'allure de la commande est représentée sur la figure 2 par le chronogramme III. La commande, comme cela est illustré, comporte des impulsions de coupure PCI<sub>1</sub>, PCI<sub>2</sub>, PCI<sub>3</sub> du champ électromagnétique. Le nombre d'impulsions est quelconque, il est prédéterminé en fonction de chaque type de circuit intégré. Dans l'exemple représenté sur la figure 2, ce nombre est égal à trois. Ainsi, lorsque le circuit intégré a détecté les trois impulsions PCI d'arrêt du champ électromagnétique, il s'inhibe automatiquement.

Cependant, ces impulsions de coupure ne doivent pas être effectuées à n'importe quel moment. En effet, il est nécessaire de modifier le champ électromagnétique à des instants précis d'écoute du circuit intégré à inhiber. Ces instants d'écoute sont définis par les fenêtres d'écoute FE. Leur durée est de préférence égale à celle d'un bit. Elles sont déterminées à partir des périodes de veilles PV, elles-mêmes définies dans l'information RR du message ATR.

L'information RR comporte en effet au moins un bit pour permettre de définir les périodes de veille PV destinées à interrompre la lecture du contenu de la mémoire du circuit intégré. Ces périodes de veille sont de durée fixe ou variable selon la valeur du bit codant l'information RR.

Dans l'exemple représenté sur la figure 2, pour simplifier la compréhension, les périodes de veille PV sont de durée fixe. Dans ce cas, la durée de chaque période de veille PV correspond à la durée d'un octet, un bit ayant, de manière connue, une durée bien définie.

De manière avantageuse, la première période de veille PV1 est générée à partir de l'information CRC caractéristique du circuit de contrôle d'erreur du circuit intégré de manière à ce que la première période de veille, et par conséquent les périodes de veille suivantes, soient différentes d'un transpondeur à un autre.

Les fenêtres d'écoute FE du circuit intégré s'ouvrent alors à des instants prédéterminés, à l'intérieur des périodes de veille PV, de manière à rendre le circuit intégré attentif à des signaux de commande d'inhibition envoyés par l'organe interrogateur.

La durée de chaque fenêtre d'écoute correspond à celle d'un bit. La séquence qui définit les instants d'ouverture des fenêtres d'écoute est donnée par la position d'un bit d'une période de veille. De manière avantageuse, la position de ce bit sera différente pour chacune des trois périodes de veille successives utilisées pour l'inhibition.

Cette séquence est non seulement programmée dans le circuit intégré lors de sa fabrication, mais aussi

enregistrée dans une mémoire de l'organe interrogateur en fonction du type de transpondeur (information TID) et de l'information RR définissant la durée des périodes de veille PV.

5       Ainsi, dans l'exemple représenté sur la figure 2, les trois fenêtres d'écoute FE du circuit intégré sont déclenchées respectivement sur les bits 2, 6 et 4 de trois périodes de veilles successives PV1, PV2, PV3, de durée fixe.

10      Ceci signifie que, lorsque les bits sont numérotés de 0 à 7, la première fenêtre d'écoute FE1 est déclenchée au bout d'une durée égale à  $(n+1)$  bits, n étant le numéro du bit correspondant à l'instant d'ouverture de la fenêtre FE1, soit au bout d'une durée de 3 bits dans la première période de veille PV1. De même, la deuxième fenêtre d'écoute FE2 est ouverte au bout d'une durée de 7 bits dans la deuxième période de veille PV2 et l'ouverture de la troisième fenêtre d'écoute FE3 a lieu au bout d'une durée de 5 bits dans 15 la troisième période de veille PV3.

20      Par conséquent, pour que le circuit intégré puisse détecter les trois commandes d'inhibition envoyées par l'organe interrogateur sous forme d'impulsions de coupure PCI1, PCI2, PCI3, il est nécessaire que ces dernières soient exécutées pendant les trois fenêtres d'écoute FE1, FE2, FE3 correspondantes, définies respectivement par les bits 2, 6 et 4 des périodes de veille PV1, PV2, PV3 successives.

25      L'exemple illustré n'est pas exhaustif, il existe beaucoup de variantes de réalisation. Ainsi, il est possible qu'une période de veille PV puisse contenir plusieurs fenêtres d'écoute FE du circuit intégré.

De plus, les fenêtres d'écoute du circuit intégré peuvent être définies à l'intérieur des plusieurs périodes de veille successives ou non.

Selon une autre variante de réalisation, la durée des périodes de veille PV peut être variable. Dans ce cas elle est comprise entre la durée d'un bit et celle de 2 octets.

La durée de chaque période de veille varie en fait selon une séquence déterminée de manière pseudo-aléatoire. Dans un premier temps, le circuit de contrôle d'erreur du circuit intégré envoie à l'organe interrogateur une information définissant la durée de la première période de veille PV1 et l'instant de son déclenchement. La durée des périodes de veille suivantes est ensuite déterminée selon une séquence pseudo-aléatoire stockée dans une mémoire de l'organe interrogateur, en fonction du type de transpondeur c'est à dire en fonction de l'information TID, et programmée dans le circuit intégré lors de sa fabrication. Cette séquence est par exemple la suivante: 5 bits, 13 bits, 1 bit, 9 bits, 4 bits, 12 bits, 16 bits, 8 bits, 7 bits, 15 bits, 3 bits, 11 bits, 6 bits, 14 bits, 2 bits, et 10 bits.

Par conséquent, lorsque la durée de la première période de veille est définie à 9 bits, par exemple, la période suivante aura une durée de 4 bits et ainsi de suite. De cette manière les périodes de veille sont toutes différentes d'un transpondeur à un autre.

Les fenêtres d'écoute FE, dont la durée correspond à celle d'un bit, sont ouvertes à l'intérieur des périodes de veille PV, à un instant défini par la position d'un bit. Selon la durée de la période de veille PV, le bit définissant l'instant d'ouverture de la fenêtre d'écoute FE est différent. Ce bit est choisi

de manière pseudo-aléatoire, selon une séquence programmée dans le circuit intégré lors de sa fabrication, et mémorisée dans l'organe interrogateur en fonction du type de transpondeur (TID) et du type de répétition programmée (RR). Cette séquence est représentée dans le tableau ci-dessous :

durée de la période de veille PV	bit de déclenchement de la fenêtre d'écoute FE
16	8
1	0
2	0
3	1
4	2
5	3
6	2
7	3
8	4
9	5
10	4
11	5
12	6
13	7
14	6

15

7

Ainsi, lorsque la durée de la période de veille du circuit intégré correspond à une durée de 14 bits par exemple, le circuit intégré est préprogrammé, lors de sa fabrication, pour que la fenêtre d'écoute correspondante s'ouvre sur le sixième bit.

Par ailleurs, lorsque l'inhibition est temporaire, sa durée peut être liée à une temporisation commandée par le circuit intégré. Cette temporisation est commandée par une horloge interne du circuit intégré.

10 Dans le cas où le circuit intégré du transpondeur est un circuit intégré de type passif, les signaux RF reçus permettent d'actionner un circuit de génération de l'horloge interne.

15 Selon une variante, il est possible de faire en sorte que ce soit l'organe interrogateur qui commande le début et la fin de l'inhibition du circuit intégré. Dans ce cas, la fin de l'inhibition peut par exemple être commandée de la même façon, par une ou plusieurs manipulations du champ électromagnétique.

20 Grâce à ce système, la commande d'inhibition est transmise au circuit intégré sans avoir recours à une quelconque écriture dans sa mémoire si bien qu'il devient possible d'inhiber des transpondeurs économiques réalisés à base de circuits intégrés de 25 type passif c'est à dire à lecture seule par exemple.

Les applications de ce système sont nombreuses, on en citera seulement quelques unes pour faciliter la compréhension de l'invention.

30 Dans le cas de la vente ou du stockage de marchandises étiquetées, telles que des ordinateurs ou des photocopieurs par exemple, il peut être avantageux d'inhiber le circuit intégré du transpondeur, au moment du paiement par exemple, pour ne pas déclencher

l'alarme du détecteur placé à la sortie du magasin, ou au moment de la sortie de l'entrepôt pour ne pas que le circuit intégré puisse être activé durant le transport. Dans ce cas, l'inhibition réalisée est de préférence temporaire. Il apparaît en effet utile de pouvoir réactiver le circuit intégré du transpondeur pour effectuer les opérations ultérieures de maintenance par exemple.

L'inhibition temporaire peut être totale, auquel cas le détecteur placé à la sortie d'un magasin par exemple ne pourra rien détecter.

Cependant, dans certains cas il est préférable de commander une inhibition temporaire partielle du circuit intégré. En effet, grâce à cette inhibition partielle, le circuit intégré peut renvoyer un message indiquant qu'elle existe mais qu'elle est inhibée momentanément. De cette manière le détecteur placé à la sortie d'un magasin, ou d'un entrepôt, peut détecter le passage du produit étiqueté sans déclencher son alarme. Le détecteur peut ainsi contrôler le nombre de produits vendus par exemple, ce nombre pouvant notamment être utile pour contrôler la comptabilité de l'entrepôt.

Le circuit intégré est ensuite réactivé soit au bout d'une certaine durée temporisée par une horloge interne du circuit intégré, soit par un organe interrogateur utilisé ultérieurement pour effectuer des opérations de maintenance par exemple.

Lors de ces opérations de maintenance, l'organe interrogateur peut ainsi lire, dans le contenu de la mémoire du circuit intégré, des informations telles que la date de fin de garantie par exemple. Par ailleurs, si le circuit intégré le permet, l'organe interrogateur peut commander l'écriture, dans une zone mémoire,

... et/ou d'informations concernant la date d'intervention ou les...  
... et/ou les opérations effectuées sur le produit par exemple.

Une autre application concerne l'envoi de colis postaux renfermant des produits étiquetés. Dans ce cas il peut être intéressant d'inhiber le circuit intégré du transpondeur de manière temporaire ou définitive lors de la réception du colis par le destinataire, de manière à pouvoir vérifier que le colis est arrivé à destination et à faciliter ainsi la gestion d'éventuelles réclamations.

Enfin, dans d'autres cas, il est nécessaire d'inhiber le circuit intégré d'un transpondeur de manière définitive afin d'éviter toute réutilisation non autorisée d'un produit étiqueté.

15. L'inhibition définitive peut être partielle de manière à ce que le circuit intégré émette en permanence un message destiné à indiquer sa présence et le fait qu'elle ne peut rien faire. L'inhibition partielle permet ainsi de vérifier que le circuit intégré n'est pas mort.

L'inhibition définitive peut en outre être totale.

Dans ce cas le circuit intégré ne fait rien et il ne peut en aucun cas être différencié d'un circuit intégré mort.

## REVENDICATIONS

1. Système de communication entre un organe d'émission/réception interrogateur, apte à émettre un champ d'énergie, et au moins un transpondeur comprenant un circuit intégré comportant une mémoire, caractérisé en ce que, dans la réponse à l'initialisation, le transpondeur envoi un message (ATR) porteur notamment d'une information (MOD) caractéristique de son mode d'inhibition, et d'une information (RR) définissant la durée de périodes de veille (PV) entre deux messages, durant lesquelles l'organe interrogateur est susceptible d'envoyer une ou plusieurs commande(s) d'inhibition selon le mode inscrit (MOD).  
15 2. Système de communication selon la revendication 1, caractérisé en ce que après l'envoi du message (ATR), le transpondeur envoie des informations (CMID, TMID, APID TID, CRC) permettant son identification, notamment une information caractéristique du type du transpondeur (TID).  
20 3. Système de communication selon l'une des revendications 1 à 2, caractérisé en ce que le circuit intégré ouvre au moins une fenêtre d'écoute (FE), à l'intérieur des périodes de veille (PV), pendant laquelle il est susceptible de recevoir des signaux de commande d'inhibition envoyés par l'organe interrogateur.  
25 4. Système de communication selon l'une des revendications 1 à 3, caractérisé en ce que l'instant d'ouverture de la (des) fenêtre(s) d'écoute (FE) est enregistré dans une mémoire de l'organe interrogateur

en fonction du type de transpondeur (TID) et de l'information (RR) définissant la durée des périodes de veille (PV).

10 5. Système de communication selon l'une des revendications 1 à 5, caractérisé en ce que les fenêtres d'écoute (FE) sont ouvertes à l'intérieur d'une ou de plusieurs périodes de veille (PV) successives ou non.

15 6. Système de communication selon l'une des revendications 1 à 5, caractérisé en ce que les périodes de veille (PV) du circuit intégré sont de durée fixe ou variable.

15

7. Système de communication selon l'une des revendications 1 à 6, caractérisé en ce que lorsque la durée des périodes de veille (PV) est fixe, celle correspond à celle d'un octet, et l'instant d'ouverture de chaque fenêtre d'écoute (FE) est défini par la position d'un bit prédéterminé de l'octet définissant la période de veille (PV) correspondante.

20 8. Système de communication selon l'une des revendications 1 à 6, caractérisé en ce que lorsque la durée de chaque période de veille (PV) est variable, celle est comprise entre la durée d'un bit et celle de 16 bits et déterminée selon une séquence pseudo-aléatoire, et l'instant d'ouverture de chaque fenêtre d'écoute (FE) est défini par la position d'un bit prédéterminé de la période de veille (PV) correspondante, selon une séquence pseudo-aléatoire.

9. Système de communication selon l'une des revendications 1 à 8, caractérisé en ce qu'une commande d'inhibition consiste à éteindre le champ d'énergie émis par l'organe interrogateur pendant une courte période.

10. Système de communication selon, l'une des revendications 1 à 9, caractérisé en ce que l'organe interrogateur envoie un nombre prédéterminé de commandes d'inhibition sous forme d'impulsions de coupure (PCI), à l'intérieur des fenêtres d'écoute (FE).

11. Système de communication selon l'une des revendications 1 à 10, caractérisé en ce que les différents modes d'inhibition du circuit intégré sont: l'inhibition définitive totale, l'inhibition définitive partielle, l'inhibition temporaire totale et l'inhibition temporaire partielle.

12. Système de communication selon l'une des revendications 1 à 11, caractérisé en ce que lorsque l'inhibition est temporaire, l'organe interrogateur commande le début et la fin.

13. Système de communication selon l'une des revendications 1 à 11, caractérisé en ce que lorsque l'inhibition est temporaire, sa durée est temporisée par une horloge interne du circuit intégré.

14. Système de communication selon l'une des revendications 1 à 13, caractérisé en ce qu'il consiste en un système de communication radiofréquence.

15. Système de communication selon l'une des revendications 1 à 13, caractérisé en ce qu'il consiste en un système de communication infra-rouge.

5 16. Système de communication selon l'une des revendications 1 à 15, caractérisé en ce que le circuit intégré est de type passif, à lecture seule.

10 17. Système de communication selon l'une des revendications 1 à 15, caractérisé en ce que le circuit intégré est de type actif, à lecture et écriture.

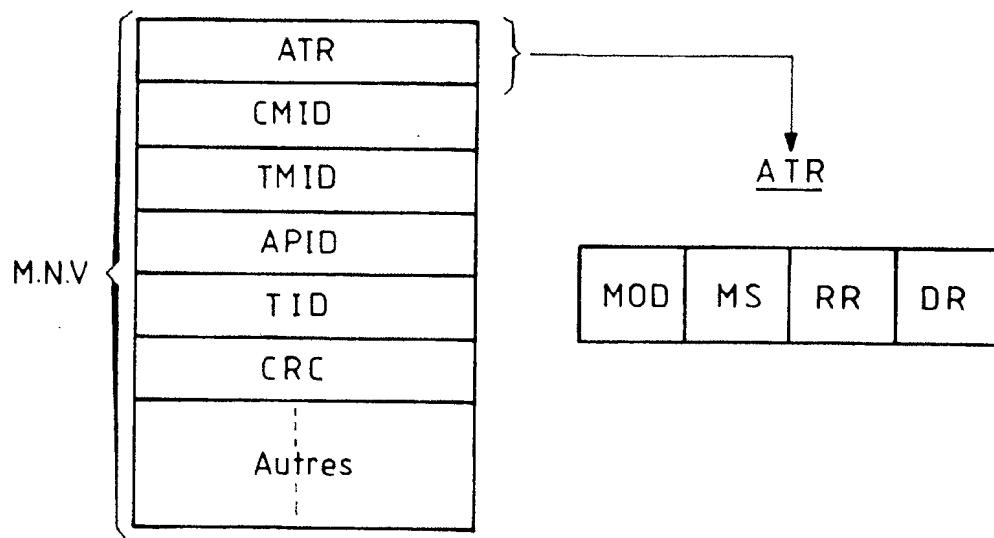
15 18. Système de communication selon l'une des revendications 1 à 15, caractérisé en ce que le circuit intégré est de type actif, à lecture et écriture, et comprend un circuit de lecture et un circuit d'écriture, et que le circuit de lecture et le circuit d'écriture sont séparés par un étage de transmission.

20 19. Système de communication selon l'une des revendications 1 à 15, caractérisé en ce que le circuit intégré est de type actif, à lecture et écriture, et comprend un circuit de lecture et un circuit d'écriture, et que le circuit de lecture et le circuit d'écriture sont séparés par un étage de transmission.

25 20. Système de communication selon l'une des revendications 1 à 15, caractérisé en ce que le circuit intégré est de type actif, à lecture et écriture, et comprend un circuit de lecture et un circuit d'écriture, et que le circuit de lecture et le circuit d'écriture sont séparés par un étage de transmission.

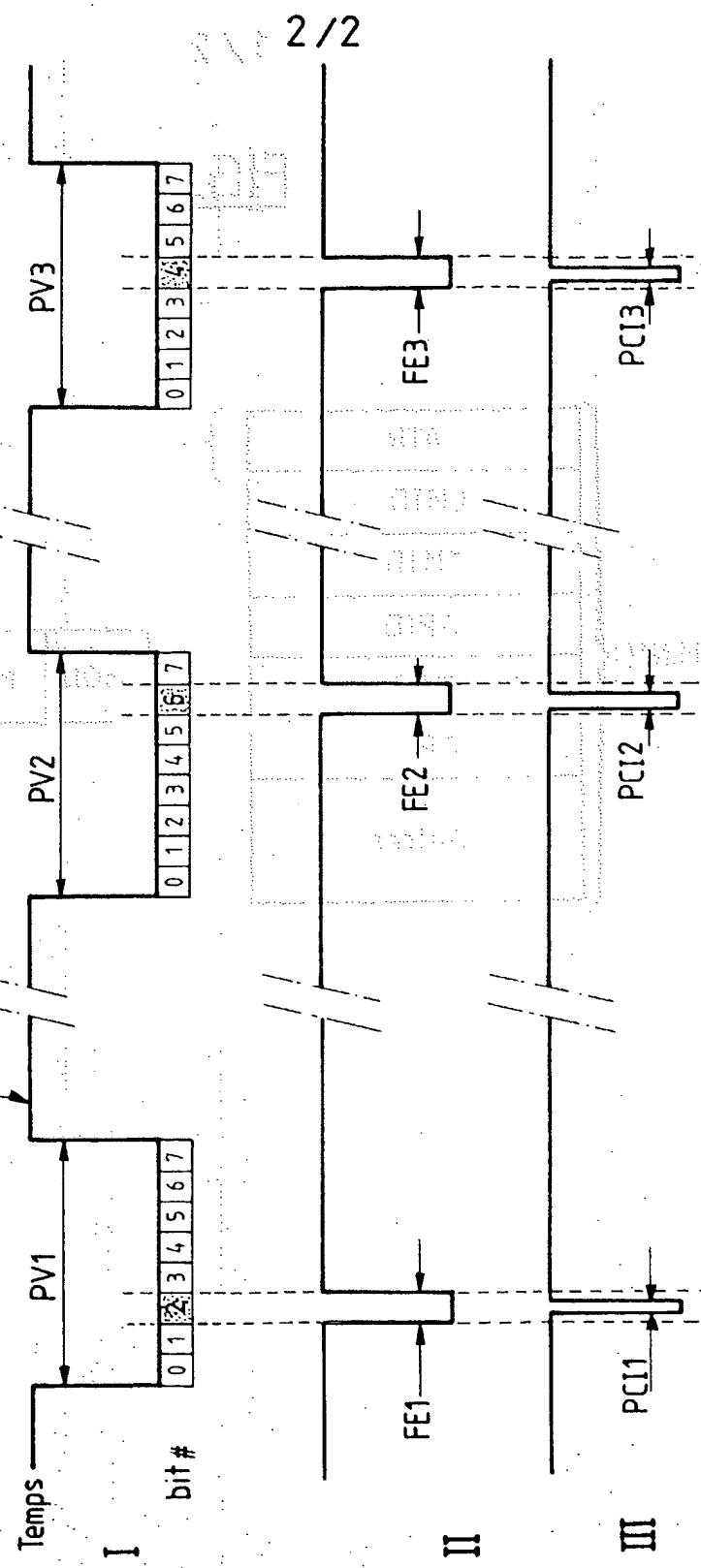
30 21. Système de communication selon l'une des revendications 1 à 15, caractérisé en ce que le circuit intégré est de type actif, à lecture et écriture, et comprend un circuit de lecture et un circuit d'écriture, et que le circuit de lecture et le circuit d'écriture sont séparés par un étage de transmission.

1/2

FIG\_1

**FIG.2**

Reprise de la lecture



**REpublique fran aise**

2758027

INSTITUT NATIONAL  
de la  
PROPRIETE INDUSTRIELLE

# RAPPORT DE RECHERCHE PRELIMINAIRE

établi sur la base des dernières revendications déposées avant le commencement de la recherche

N° d'enregistrement  
national